**ĐẠI HỌC QUỐC GIA TP.HỒ CHÍ MINH**

TRƯỜNG ĐẠI HỌC BÁCH KHOA

KHOA ĐIỆN – ĐIỆN TỬ

**BỘ MÔN ĐIỆN TỬ**

---------------o0o---------------

****

**ĐỀ CƯƠNG LUẬN VĂN TỐT NGHIỆP**

**TIÊU ĐỀ ĐỀ CƯƠNG LUẬN VĂN TỐT NGHIỆP**

 **GVHD:**

 **SVTH:**

 **MSSV:**

**TP. HỒ CHÍ MINH, THÁNG NĂM 20**

***LỜI CẢM ƠN***

*Tp. Hồ Chí Minh, ngày tháng năm .*

 **Sinh viên**

**MỤC LỤC**

[1. GIỚI THIỆU 1](#_Toc501486126)

[1.1 Tổng quan 1](#_Toc501486127)

[1.2 Tình hình nghiên cứu trong và ngoài nước 1](#_Toc501486128)

[1.3 Mục tiêu đề tài 1](#_Toc501486129)

[2. NỘI DUNG ĐỀ TÀI 1](#_Toc501486130)

[3. GIẢI PHÁP THỰC HIỆN 1](#_Toc501486131)

[4. DỰ KIẾN KẾT QUẢ ĐẠT ĐƯỢC 1](#_Toc501486132)

[4.1 Kết quả sơ khởi đã đạt được 1](#_Toc501486133)

[4.2 Kết quả dự kiến đạt được 2](#_Toc501486134)

[5. TIẾN ĐỘ THỰC HIỆN 2](#_Toc501486135)

[6. TÀI LIỆU THAM KHẢO 2](#_Toc501486136)

DANH SÁCH HÌNH

[Hình 4‑1 Kết quả thi công bo mạch 2](#_Toc501488456)

[Hình 4‑2 Kết quả mô phỏng 2](#_Toc501488457)

**DANH SÁCH BẢNG**

[Bảng 1 Thông số hệ thống 2](#_Toc310380293)

# GIỚI THIỆU

##  Tổng quan

Mô tả tổng quan về lĩnh vực liên quan đến đề tài và những mục tiêu cần nghiên cứu. Từ đó giới thiệu mục tiêu cần đặt ra cho đề tài.

## Tình hình nghiên cứu trong và ngoài nước

Xem xét nghiên cứu nhiều nguồn tài liệu

Nhận xét cách làm và kết quả của các nghiên cứu đã có, những tài liệu luận văn mà sinh viên đã tham khảo.

## Mục tiêu đề tài

Từ nghiên cứu tổng quan và tình hình nghiên cứu trong và ngoài nước, sinh viên đề ra các mục tiêu của đề tài. Mục tiêu cần được liệt kê và mô tả rõ ràng.

# NỘI DUNG ĐỀ TÀI

Từ mục tiêu đề tài đặt ra, sinh viên triển khai thành các nội dung của luận văn.

Nội dung 1: Tìm hiểu nguyên lý, lý thuyết về …

Nội dung 2: Tìm hiểu về cảm biến, vi xử lý, bo mạch phát triển, …

Nội dung 3: Thiết kế bộ điều khiển … sử dụng giải thuật …

# GIẢI PHÁP THỰC HIỆN

Mô tả giải pháp thực hiện cho từng nội dung đã đề ra.

Nội dung về lý thuyết cần ghi rõ nguồn tài liệu trích dẫn.

Nội dung về thiết kế cần mô tả rõ hướng tiếp cận cũng như ý tưởng thực hiện.

# DỰ KIẾN KẾT QUẢ ĐẠT ĐƯỢC

## Kết quả sơ khởi đã đạt được

Sinh viên trình bày những kết quả đã đạt được cho từng nội dung đã đặt ra.

Sinh viên có thể sử dụng hình ảnh và bảng số liệu để minh họa.

Ví dụ về hình minh họa: (dùng chức năng **Insert Caption** để tạo liên kết cho Danh sách hình minh họa)



Hình 4‑1 Kết quả thi công bo mạch



Hình ‑ Kết quả mô phỏng

Ví dụ về Bảng số liệu

Bảng Thông số hệ thống

|  |  |  |  |
| --- | --- | --- | --- |
| Thông số 1 | Thông số 2 | Thông số 3 | Thông số 4 |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |

## Kết quả dự kiến đạt được

Đối với những nội dung chưa hoàn thành, sinh viên trình bày kết quả dự kiến sẽ đạt được khi tiến hành thực hiện luận văn.

# KẾ HOẠCH THỰC HIỆN

Sinh viên trình bày tiến độ thực hiện luận văn, liệt kê các nội dung đã hoàn thành.

Với những nội dung chưa thực hiện xong trong quá trình làm đề cương luận văn, sinh viên lập kế hoạch để hoàn thành các nội dung còn lại. Các nội dung có thể chia thành nhiều bước nhỏ để lập kế hoạch.

Thời gian thực hiện luận văn: 4 tháng

Kế hoạch:

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| Nội dung | Tháng 2 | Tháng 3 | Tháng 4 | Tháng 5 |
| 1. |  |  |  |  |
| 1.1 |  |  |  |  |
| 1.2 |  |  |  |  |
| 2. |  |  |  |  |
| 2.1 |  |  |  |  |
| 2.2 |  |  |  |  |

**Phân chia công việc trong nhóm**

*(Nếu đề tài chỉ có 1 sinh viên làm thì không cần làm phần này)*

Sinh viên mô tả cách thức phân chia công việc đồ án trong nhóm, chi tiết công việc cho mỗi sinh viên, thời hạn, và quy định riêng trong nhóm đồ án, thời gian họp nhóm.

|  |  |  |
| --- | --- | --- |
| Thành viên | Công việc phụ trách | Thời hạn |
|  |  |  |
|  |  |  |
|  |  |  |

# TÀI LIỆU THAM KHẢO

Trong mục này, sinh viên liệt kê những tài liệu đã tham khảo khi thực hiện đề cương luận văn. Những nội dung trình bày ở mục trên có tham khảo tài liệu thì sinh viên cần ghi chú bằng chỉ số (ví dụ [1], [2]). Chỉ số này cần tương ứng danh mục tài liệu tham khảo. Sinh viên xem thêm hướng dẫn cách viết trích dẫn kiểu IEEE.

Ví dụ:

1. Tống Văn On, “Thiết kế mạch số với VHDL & Verilog”, Nhà xuất bản Lao động Xã Hội, 2007.
2. Altera Corp., “SDRAM Controller for Altera’s DE2/ DE1 boards”, [www.altera.com](http://www.altera.com)